5. görev FIFO tasarımıydı. FIFO memory’nin 2 boyutlu olması gerekiyordu. İçeride 2 boyutlu bir reg değişkeni atadım bu değişkenin tüm değerlerini 0 ile başlattım. Butondan gelen dalgayı debouncer’a gönderdim debouncerdan çıkan dalgayı ise bir modüle attım. Bu modül ne kadar basılırsa basılsın sadece 1 clock cycle’lık bir dalga üretiyor. Burdan çıkan değişkeni ise içeride enable olarak kullandım read enable’larda yerele kaydettim e write enablelarda ise ouputa gönderdim. Bu iki enable için sayaç belirledim ve belli bir sayının üstüne çıkamayacak şekilde ayarladım. Wirte enable ise read enable’dan büyük olamıyor

